Final Arquitectura (16/12/2013)

Teoría

1. ¿Qué función cumple la unidad de control? ¿Cómo realiza la decodificación?
2. ¿Qué entiendo por ancho de banda en un canal? ¿Qué problemas puede presentar cuando el ancho de banda es reducido?
3. ¿Qué función cumple el vector de interrupciones, indicar cuál es su contenido, cuando y como y donde se construye?
4. ¿Qué función cumple el administrador de interrupciones físicas en la arquitectura de computadora, brinda alguna ventaja? En caso afirmativo ¿Cuáles?
5. ¿Qué diferencia a una arquitectura CISC de una RISC?
6. ¿Cómo es la relación con los espacios de memoria en un microcontrolador PIC, tiene alguna ventaja?
7. ¿de que depende el éxito de paralelizar instrucciones en un microprocesador que presente pipeline? ¿A que se llama profundidad del pipeline, se puede modificar?
8. ¿Qué función cumple una memoria cache? ¿Dónde se puede encontrar? ¿Qué forma de administración puede tener la memoria, y como puede ser la actualización de su contenido?

Practica

1. Un programa que recorra desde la posición DS:120h hasta la posición DS:320h, buscando el mayor de aquellos valores de bit 3 = 1 y bit 5 = 0, guardar el valor en DS:400h y la cantidad de veces que apareció en DS:402h
2. Un programa que cargue desde teclado un conjunto de valores numéricos de un carácter, se valida el ingreso y termina cuando se presiona enter, de los valores ingresados calcular el promedio de los valores impares, mostrar en binario el resultado por pantalla.